

PSEUDO ANTIALIASING DRAWING SYSTEM AND INTEGRATED CIRCUIT FOR ACTUALIZING IT

Publication number: JP2007133466
Publication date: 2007-05-31
Inventor: OTANI NAOTAKE
Applicant: MATSUSHITA ELECTRIC IND CO LTD
Classification:
- International: G06T15/00; G06T15/00;
- European:
Application number: JP20050323208 20051108
Priority number(s): JP20050323208 20051108

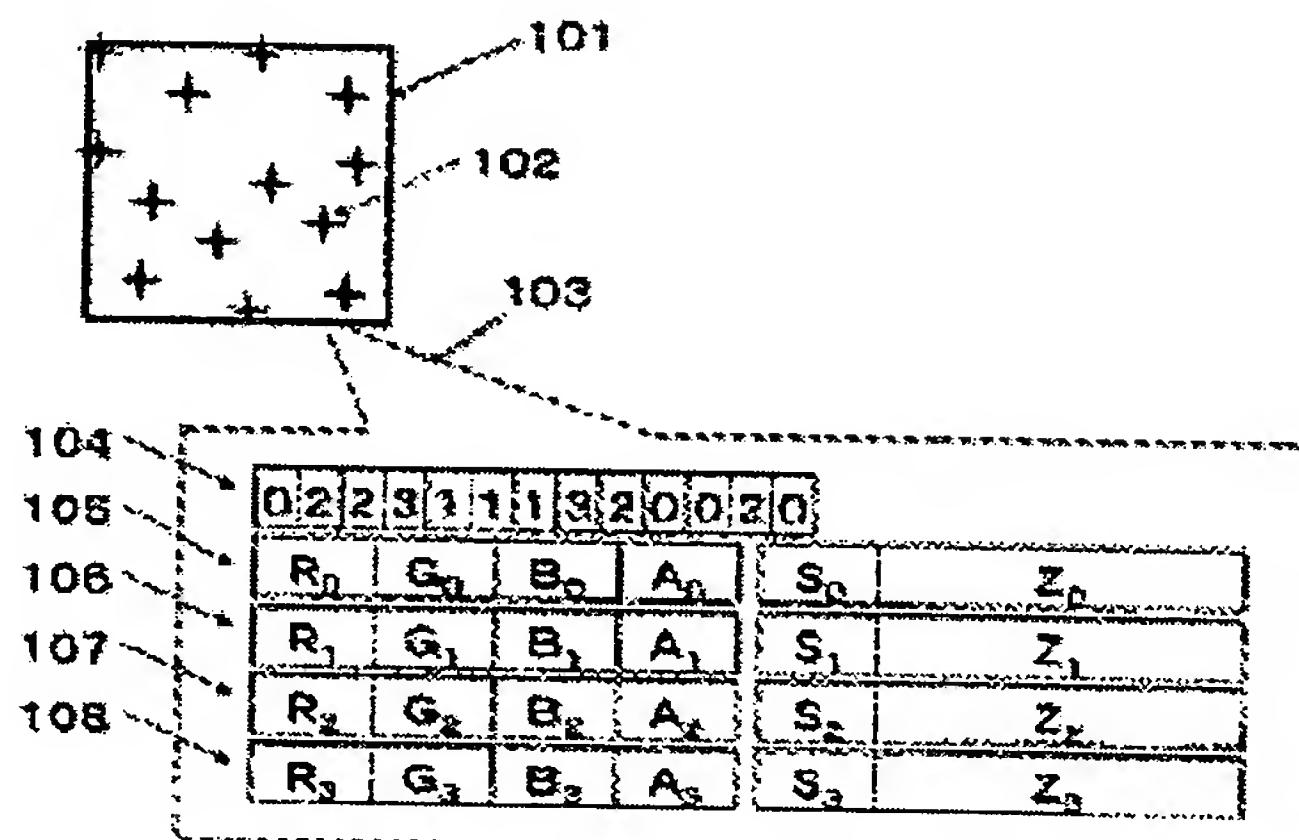
[Report a data error here](#)

Abstract of JP2007133466

PROBLEM TO BE SOLVED: To obtain a pseudo antialiasing drawing system and an integrated circuit for actualizing it which can significantly reduce size of work area and bandwidth of memory in comparison with antialiasing by simple N times multiplied over sampling.

SOLUTION: The pseudo antialiasing drawing system can obtain drawing result almost similar to the antialiasing using four times resource by introducing concept of position information and the second color and regulating the information quantity per pixel to one and a half to two times quantity, thereby enabling antialiasing by keeping memory size of work area and bandwidth to access.

COPYRIGHT: (C)2007,JPO&INPIT



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-133466

(P2007-133466A)

(43) 公開日 平成19年5月31日(2007.5.31)

(51) Int.CI.

G06T 15/00 (2006.01)

F1

G06T 15/00 400

テーマコード(参考)

5B080

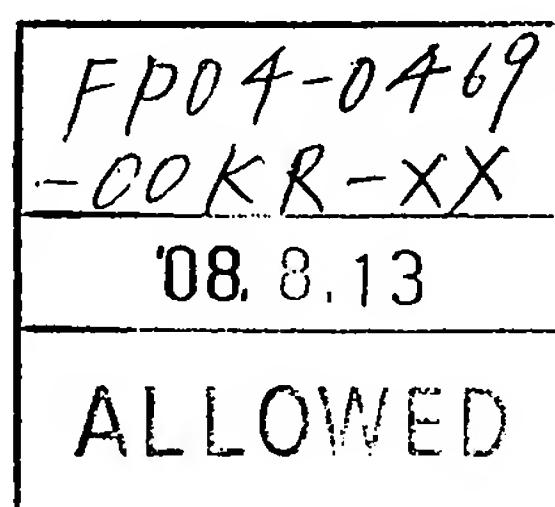
審査請求 未請求 請求項の数 14 O L (全 12 頁)

(21) 出願番号

特願2005-323208 (P2005-323208)

(22) 出願日

平成17年11月8日 (2005.11.8)



(71) 出願人 000005821

松下電器産業株式会社

大阪府門真市大字門真1006番地

100097445

弁理士 岩橋 文雄

100109667

弁理士 内藤 浩樹

100109151

弁理士 永野 大介

大谷 尚毅

大阪府門真市大字門真1006番地 松下

電器産業株式会社内

F ターム(参考) 5B080 AA13 FA01 FA02 FA03 FA14

GA02

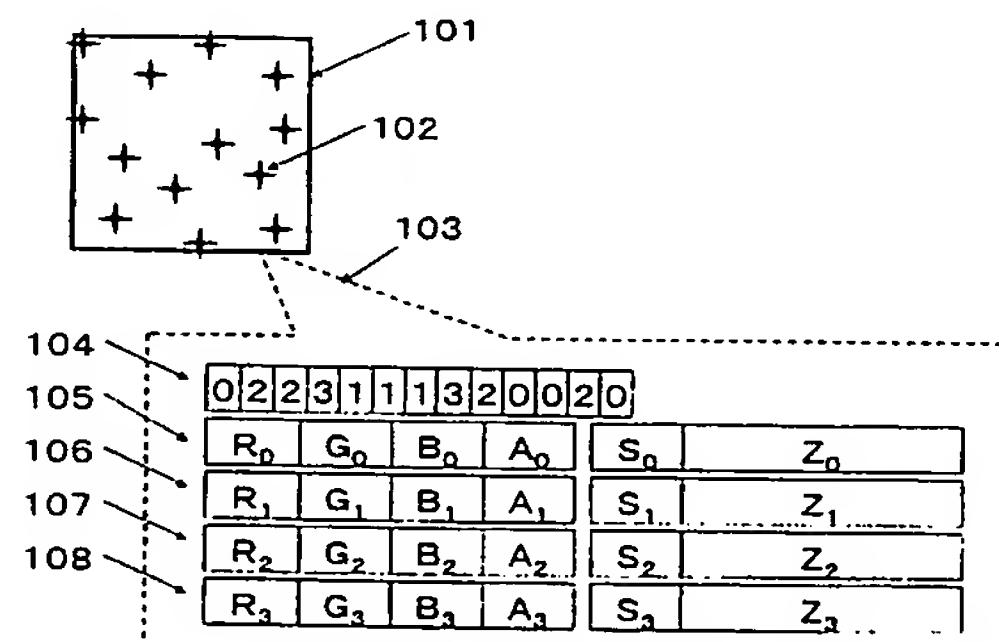
(54) 【発明の名称】擬似アンチエリヤス描画装置およびそれを実現する集積回路

(57) 【要約】

【課題】フォントや直線などの描画に関しては、ギザギザ(ジャギ)を軽減するためのアンチエリヤスアルゴリズムが発明されているが、一般的な三次元処理に関しては1画素を描画するのに4~16倍の解像度で描画し、最後にそれを縮小するオーバーサンプリングによる処理が一般的である。この方法はアルゴリズムがシンプルだが、ワークエリアのメモリサイズやアクセスのための帯域を大量に使用してしまうという問題があった。

【解決手段】位置情報と第二カラーという概念を導入し、1画素あたりの情報量を1倍半~2倍に抑えたままで4倍のリソースを用いるアンチエリヤスとほぼ同様の描画結果が得られるようにした。これによりワークエリアのメモリサイズやアクセスのための帯域を低く抑えたままでアンチエリヤス処理を可能にした。

【選択図】図1



【特許請求の範囲】**【請求項 1】**

三次元コンピューターグラフィックスの描画装置であって、
画素毎に複数回のオーバーサンプリングを実施し、
その結果として得られた色情報、奥行き値の情報を1つ以上まとめて1つの色情報、奥
行き値で代表させ、前記オーバーサンプリングの回数よりも少ない数にまとめ、
それぞれの色情報、奥行き値の情報が前記オーバーサンプリングのどの位置の情報であるかを記録することで、
アンチエリアス処理を実現する描画装置。

【請求項 2】

10

請求項1に記載の描画装置であって、画素毎の複数回のオーバーサンプリングで色情報を
計算するが、奥行き情報は画素内の1点で決めた位置の値を使用する描画装置。

【請求項 3】

請求項1に記載の描画装置であって、画素毎の複数回のオーバーサンプリングでその位置
に描画しようとしている対象物が存在するかしないかだけを確認し、色情報や奥行き値は
画素内の1点で決めた位置の値を使用する描画装置。

【請求項 4】

請求項1、請求項2または請求項3に記載の描画装置であって、似たような色情報、奥
行き値の情報をまとめてひとつの色情報、奥行き値の情報とすることで、記録すべき情報量
を圧縮する描画装置。

【請求項 5】

20

請求項4に記載の描画装置であって、新たな描画が行われた場合に記録できる色情報、奥
行き値の最大数を超えた場合に、その画素についてはアンチエリアス処理をあきらめ、通
常の描画を行う描画装置。

【請求項 6】

請求項5に記載の描画装置であって、アンチエリアス処理をあきらめた画素全体を覆い、
手前にあるものが描画された場合に請求項1から請求項4のいずれか一項に記載のアンチ
エリアス処理を再び実施する描画装置。

【請求項 7】

請求項6に記載の描画装置であって、1画素あたり4箇所のオーバーサンプリングの結果
を2つの色情報・奥行き値に記録する描画装置。

【請求項 8】

請求項1に記載の描画装置を実現する集積回路。

【請求項 9】

請求項2に記載の描画装置を実現する集積回路。

【請求項 10】

請求項3に記載の描画装置を実現する集積回路。

【請求項 11】

請求項4に記載の描画装置を実現する集積回路。

【請求項 12】

請求項5に記載の描画装置を実現する集積回路。

【請求項 13】

請求項6に記載の描画装置を実現する集積回路。

【請求項 14】

請求項7に記載の描画装置を実現する集積回路。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明はコンピューターグラフィックスの描画処理を行なう擬似アンチエリアス描画装置
に関するものである。専用の半導体集積回路（LSI）または本装置をその一部として取

50

り込んだシステム L S I に組み込む形で実装される場合がほとんどであるが、トランジスタやリレー素子など別の手段で擬似アンチエリアス描画アルゴリズムを用いた描画装置を構成することも可能である。

【背景技術】

【0002】

コンピューター内部で幾何学的な座標や式などで表現された図形やフォントを紙に印刷する場合、もしプリンタが単純にそれぞれの画素毎に黒く印刷するか、それとも紙の色のまま残すかの2択で各画素の色を決めると、印刷結果はどうしても画素の形を反映してガタガタした感じが出てしまうという問題がある。このガタガタは画素のサイズが大きいほど顕著で、画素のサイズが充分に小さく人間の目の解像度以下の場合は問題にならない。しかし通常は画素サイズの細かさは不十分であり、何らかの方法で問題を解決する必要が有った。

10

【0003】

このような場合の問題解決法として、中間色を使うという方法がある。つまり、完全な黒色で印刷する場合に加え、境界上の画素については白黒での表現ではなく、その画素の占有率を反映させた中間色・つまり灰色を用いることはかなり以前から行われていた。このような多階調表現によるアンチエリアス処理では、各画素の占有率をどのようにして計算するかが一つのポイントになる。幾何学的な形状が各画素に占める面積を正確に計算することも不可能ではないが、計算量が多く、現実的な方法ではない。実際の方法としては1画素の範囲内に何個ものサンプリング・ポイントを取り、その位置での色情報・奥行き値を計算し、その平均値を取るのがアルゴリズムとしてシンプルであり、広く使われている。一般に、このような方法をオーバーサンプリングと呼んでいる。図1の101は1画素であり、その中に幾つか取られている102がサンプリング・ポイントである。この図では例として13個のサンプリング・ポイントが有るが、单なる例であって、もちろんもっと多い場合も少ないのである。

20

【0004】

理論的には画素内のサンプリング・ポイントの位置はランダムに取って良いが、処理を単純にするために縦方向N個（Nは自然数）、横方向M個（Mは自然数）の配列に並べると、単純に縦方向N倍、横方向M倍の解像度で描画を行うことになるのでアルゴリズムがシンプルになる。図2を参照のこと。ただし、NやMの値が大きいと処理が莫大になるため、処理量を減らすためにN×M個中の特定のポイントだけ処理を行い、そのポイントで全体を代表させるようなことも行われている。図3はその例を示しており、301画素の中の302サンプリング・ポイントはN×Mの配列中から9個を選んだものになっている。この位置のみで処理を行い、9個の平均値を取って301画素全体の値にすることになる。

30

【0005】

この問題はディスプレイ装置のような画面に表示する場合でも本質的に変わらない。たいていの場合、ディスプレイ装置のようなハードウェアの解像度はプリンタ等の機器の解像度に比べて低いので、この問題はよりいっそう深刻になる。よって、何らかのアンチエリアス処理が有効である。

40

【0006】

三次元グラフィックスの描画結果をディスプレイ装置に表示する場合も問題の本質は全く同じである。ただ、解像度を上げて描画処理を行うと処理量が処理可能な量を超えてしまったり、ワークエリアとして確保しておかねばならないメモリ量が確保できなくなってしまったりする場合も多く、そのためにアンチエリアス処理を断念していた場合も多かった。

【0007】

この問題を解決するひとつの方法として、特許文献1で示されるように、3次元グラフィックスの描画をスキャンライン毎に限定することで、一度に処理するデータ量を限定し、その上でワークエリアを全てハードウェア内に実装し、外部メモリに対するアクセスを

50

無くしてしまう方法がある。

【特許文献1】特開平11-283047号公報

【発明の開示】

【発明が解決しようとする課題】

【0008】

三次元グラフィックス処理において生成した画像のギザギザ感を無くすためのアンチエリアス処理は非常に有効であるが、単純にオーバーサンプリングで描画しておいてその描画結果を平均し、最終結果を得る方法では、メモリ上のワークエリアの量やメモリアクセスの帯域がオーバーサンプリングのサンプリング数倍必要となり、これを確保できない場合も多い。

10

【0009】

特許文献1に示すスキヤンライン法のように一度に処理できる量を画面全体の一部に限定することでハードウェア内にワークエリアを取り込み、外部メモリへのメモリアクセスを減らす方法は非常に有効では有るが、ハードウェアの規模が大きくなることや、画面全体を幾つかに分割して描画することによる弊害が避けられない。画面を分割して描画することの弊害としては、画面全体の描画内容が決まってからでないと描画開始できないために、ゲーム機などのユーザーの入力に対する反応時間を求められる用途では反応速度が低下して不利であることや、画面全体の描画内容を全て何らかの方法で記録しておかねばならないためにワクリアが多く必要な点、画面を分割することで記録された画面全体の描画内容を何度も評価せねばならなかったり、それを避けるために振り分けの処理が必要になったりすることが上げられる。他にも、テクスチャ・マッピングで用いるテクスチャをハードウェアにキャッシュして使用しているような場合、画面を細分化することでキャッシュのヒット率が下がってしまう問題が発生する。

20

【0010】

外部メモリ上のワークエリアのサイズやアクセスの量を増やすことなく、アンチエリアス処理を実現する方法として、ハードウェア内に1画素分だけオーバーサンプリング分の解像度のワクリアを設け、ハードウェア内ではオーバーサンプリングで処理しておいて、結果をメモリに反映させる際に平均値を取って反映させる方法も考えられる。この方法を使えば、ハードウェアの規模こそ大きくなるが、ワークエリアのサイズやアクセスのために必要なメモリ帯域はアンチエリアス処理をしない場合と同じで良い。

30

【0011】

図4にこの方法の概念図を示す。401ハードウェア内部では単純に4倍のオーバーサンプリングを行い、カラー情報（色情報と奥行き値）402、403、404、405にそれらの情報を保存しているものとする。これを406外部メモリに記録する際には平均値を計算して407に記録するものとする。逆に406外部メモリに記録された値407を読み込む場合はカラー情報402、403、404、405に同じ値のコピーを設定する。

【0012】

しかしこの方法は二次元画像や単純な三次元画像ではうまくいくが、複雑な三次元画像ではうまくいかない。図5を用いてこれを説明する。これは上から3ステップの処理を時間を追って説明しており、左側が理想的な・意図した姿であり、右側が実際にどのような処理結果になるかを示している。

40

【0013】

一番上の段は注目している画素を501背景色で塗り潰した様子で、この段階では502実際の色情報もそのものと同じである。二段目の段に進み、この画素にそれよりも手前に存在し、別の色の504ポリゴンが上書きされたものとする。このとき実際にはメモリ上では505のように平均的な色になる。さらに三段目の段では先ほどのポリゴンと辺を共有し、507同じ色のポリゴンがさらに描画された様子を示す。理想的にはこれで背景色は完全に消えなければならないが、結果は508のように二段目の段階での平均値を元に計算するため、背景色が薄く入ってしまう。この問題は、ポリゴンの色と背景色が大き

50

く異なる場合に顕著で、ポリゴンの合わせ目ににじみ出るようなノイズを出してしまった。

【0014】

このような問題はポリゴンの合わせ目と、そうでない場所で同じように混ぜ合わせ処理をしてしまうことによって発生する。これを避けるために、ポリゴンを描画する際に、それぞれの辺について、辺を共有するポリゴンが存在するのか、それともその辺が端なのかを意識して描画する方法も使われることがある。辺を共有するポリゴンが見えない方向を向いている可能性もあるので、それも確認しながら処理しなければならない。このようにすれば問題は解決するが、そもそも描画ハードウェアにデータが届いた時点でこのような情報は欠落している場合がほとんどで、それを組み立て直すことは不可能ではないが処理に時間がかかり、1画面分全体のデータが揃うまで処理を開始できない。

10

【0015】

その他工夫したさまざまな方法でどの画素が描画している形状の端（エッジ）に当たるのかを調べ、その部分だけでアンチエリヤス処理を行う方法はエッジアンチエリヤスと呼ばれることがある一般的な方法だが、テクスチャを貼った形状に対して実施すると端（エッジ）の画素だけが滑らかになってそうでない画素がそのまま残り、違和感があることが多い。

【0016】

よって、エッジのみのアンチエリヤスではなく、フルシーン（画面全体）のアンチエリヤスをしなければいけない、というのは共通認識になってきている。

20

【課題を解決するための手段】

【0017】

前記従来の課題を解決するために、本発明の擬似アンチエリヤス描画装置はアンチエリヤス処理無しの場合に比べて1倍半～2倍程度のワークエリアサイズとアクセスのためのメモリ帯域を用いるだけで、画面の分割や描画しようとする形状の端（エッジ）の検出を行うことなく、全画面（フルシーン）のアンチエリヤスを擬似的に実現する。

【0018】

N倍のオーバーサンプリングでポリゴンを描画処理した場合、描画結果として出てくる情報量はN倍になる。しかし、もともとひとつのポリゴンを細かい解像度で描画しているだけなので、通常はほとんど似たような色、似たような奥行き値が並ぶだけのはずである。ワークエリアのメモリサイズやメモリアクセスの帯域にもし制限がなければ素直にこれら全てを残しておけば良いのだが、制限が有る場合はそうはいかない。

30

【0019】

ただ、単純に平均値を計算して保存しただけでは色のにじみの問題が発生する。

【0020】

前に説明したように、色のにじみの問題は、1画素中に2色以上が混じっているような状態の画素に、上からさらに新たなポリゴンを描画した際に、特定の色が完全に上書きされて消えてしまった、というようなことが判別できないことに原因がある。

【0021】

そこで、本発明ではこれを防止するために、平均の色や奥行き値を記録するだけではなく、それらがどの位置に存在していたのかを合わせて記録する。これを以降「位置情報」と呼ぶ。また、情報を全く欠落させないようにするためには、記録すべき色と奥行き値のペアは最悪でN個分となる。しかしこれを全て記録すると単純にN倍のオーバーサンプリングのアンチエリヤス処理とワークエリアのサイズやアクセスのための必要メモリバンド幅が同じになってしまう。そこで、本発明では1画素に対してM個の色しか記録しないことにする。Mは2以上N以下の整数である。

40

【0022】

図1は1画素あたりN=13のオーバーサンプリングを行い、M=4個の色の情報を記録するためのデータ形式を模式的に示している。104が位置情報を示しており、それぞれのサンプリング・ポイントに対して、どの色の情報が記録されているかを保存している。この例では半透明合成などはこのデータ形式に記録する前に処理を終えるのを前提にし

50

ており、同一のサンプリング・ポイントに対して唯一の色情報が対応することを前提にしているためこのような形式で位置情報を記録できる。もし半透明合成などを後で処理することにし、同一のサンプリング・ポイントに対して複数の色情報が対応可能とするならデータ形式を変える必要がある。この例では、各サンプリング・ポイントについて 4 ビットの情報を持たせ、対応しているビットを 1 にするなどすれば良いだろう。

【0023】

M の数が小さければ小さいほどリソースを節約できること、M が 2 であってもたいていの場合に綺麗な描画結果が得られることなどから、通常は M = 2 で充分である。

【0024】

N 倍のオーバーサンプリングで描画を行った場合、画素全体にポリゴンが存在する場合は N 個の色と奥行き値が得られる。しかしこれらは非常に似た値になっているはずであり、1 つの平均値で代表させることができる。非常に細かいテクスチャが貼られているような場合は必ずしも似たような色にはならないが、それも含めて平均値で表現しても差し支えはほとんど無い。

【0025】

「位置情報」は N ビットで表現できる。たとえば、ポリゴンが存在したところは 1 、存在しなかったところは 0 で表現することにすれば良い。

【0026】

M = 2 ならば値の情報は 2 つ記録することになる。一番手前に存在するポリゴンによる色情報と奥行き値のペアの情報をまとめて「第一カラー」、二番目に存在するポリゴンによる色情報と奥行き値のペアの情報をまとめて「第二カラー」と呼ぶことにする。「位置情報」は第一カラー用のものだけを用意し、ここで第一カラーが存在しないとされた画素全体に第二カラーが存在する、つまり第一カラーと第二カラーで画素全体が塗り潰されるものとし、処理を単純化する。

【0027】

以上、1 画素あたりに必要な情報量は第一カラーの情報、第二カラーの情報、位置情報 (N ビット) である。第一カラーを 32 ビット色情報・32 ビット Z 値、第二カラーは補助的に使うだけなので 16 ビット色情報・16 ビット Z 値とすると 96 + N ビットとなる。

【0028】

理想的には N は大きい方が望ましいが、あまり大きくしても著しい効果が得られるわけではない。N = 16 ぐらいが理想であるが、N = 4 でもそれなりに効果が得られる。

【0029】

特に本質的な違いは無いので、以下では N = 4 、M = 2 の場合について説明するが、これらのパラメータを大きくすればするほど良い描画結果が得られることは言うまでも無い。ただし、無制限に大きくすると得られるワークエリアサイズやアクセスメモリ帯域のメリットが少なくなってしまうので注意が必要である。

【0030】

図 6 に N = 4 、M = 2 の場合を示す。M が 2 なので 604 位置情報は各 1 ビット × 4 個の 4 ビットで表現できる。1 画素あたりに必要な情報量は 100 ビット (1 バイトを 8 ビットとすると 12 バイトプラス 4 ビット) となる。ただ、実際に実装する場合は 605 第一カラーのステンシル情報を 4 ビット削って、604 位置情報の 4 ビットをそこに埋め込んでしまうとシンプルに実装できる。

【0031】

図 7 にその様子を示す。1 画素は 705 第一カラー 8 バイト (704 位置情報を含む) 、706 第二カラー 4 バイトの合計 12 バイトとなり、32 ビット / 16 ビット形式のカラータイプを実装しているハードウェアに本発明を適用する際の親和性が良くなる。この場合の情報量は元のフルカラー 8 バイトに比べ 1 倍半である。

【0032】

第二カラーも 32 ビット形式で運用したり、第一カラー／第二カラーとともに 16 ビット

10

20

30

40

50

カラーで運用することも可能である。この場合は元の情報量に比べて倍となる。ただし、16ビットカラー2色の場合は位置情報を埋め込むのは困難なので、別途保存することになり、若干情報量が増えてしまう。

【0033】

以上のようなデータ形式で処理を行う。1つの画素に存在する色がM個以下の場合は問題無いが、Mを超えるようになってくるとカラーの取捨選択が必要になる。M=2の場合、3色以上の色が1つの画素に集中した場合、2つのカラーしか保存できないので、1つの色の情報を捨ててしまうか、3つのカラーから何らかの方法で2つを選んで混ぜ合わせてしまうか、その他何らかの方法で情報量を2つのカラー内に収めないといけなくなる。

【0034】

せっかくのカラーの情報を捨てないでおくため、ある程度似たような色がある場合はそれらを混ぜ合わせてしまうのが良い。しかし、あまり似ていない三色の場合は無理に混ぜ合わせるとどうしても色がにじむ場合が発生し、結果がおかしくなってしまう。

【0035】

そこで、そのような場合は第二カラーの運用を停止し、最も近い色である第一カラーのみで処理するようにすると良い。言い換えれば、その画素のみ擬似アンチエリ亞ス処理するのを止めてしまって、アンチエリ亞ス無しの場合と同様の通常の描画方法を取れば良いのである。厳密に言えばこのようにすると滑らかに処理された画素がほとんどを占める中、アンチエリ亞ス処理されていない画素がぽつぽつと存在するようになり、そこだけ滑らかでなくて違和感を覚えそうに思えるが、実際にやってみると3色以上が1画素に入ってくるような場合は、たいてい複数のポリゴンが複雑に絡み合っているようなややこしい場所であり、その画素だけアンチエリ亞ス処理をしなくともほとんど目立たない。

【0036】

N=4、M=2の場合、位置情報は4ビットで表現されているが、普通の使い方では第一カラーが全く存在しないということは無いから、この4ビット全てが0になることは有り得ない。4ビットのうち、どこか1ビットぐらいは1になっているはずである。よって、4ビット全てが0になっている場合に特別な意味として、その画素が擬似アンチエリ亞ス処理するのを止めてしまっていることを示す、というように実装するのが合理的である。

【0037】

擬似アンチエリ亞ス処理するのを止めてしまっている画素に対し、この画素全体を覆う不透明で混ぜ合わせ処理をしないポリゴンがより手前に書き込まれた場合は、この画素の擬似アンチエリ亞ス処理を復活させることにする。ただし画素の全体を覆わない場合はこの画素の擬似アンチエリ亞ス処理を復活させず、アンチエリ亞ス処理無しの場合と同様に処理する。

【発明の効果】

【0038】

本発明の擬似アンチエリ亞ス描画装置によれば、単純にN倍のオーバーサンプリングのアンチエリ亞ス処理を行うのに比べてワークエリアのサイズやそれにアクセスするためのメモリバスバンド幅を大きく削減でき、ほぼ同様の結果を得ることが可能である。

【0039】

本発明はソフトウェアで全てを実装することもでき、その場合にも同様の効果が得られる。ハードウェアで一部または全部を実装する場合も要求されるハードウェア資源は比較的少なく、LSIの小規模な描画コアでも実装することができる。

【発明を実施するための最良の形態】

【0040】

以下本発明の実施の形態について、図面を参照しながら説明する。

【0041】

(実施の形態1)

図1は本発明の請求項1の実施の形態の概念図である。N=13、M=4の場合の擬似

10

20

30

40

50

アンチエリアシング処理を示している。

【0042】

101の1画素の中に102サンプリング・ポイントが13箇所有り、それぞれの位置での色情報、奥行き値のペアの情報を計算すると13個の情報が出てくる。これをなるべく色情報、奥行き値が似ているもの4つの組に分類し、手前から（近くにあるものから）順に第一カラー、第二カラー、第三カラー、第四カラーに振り向ける。13個のサンプリング・ポイントはそれぞれ第一カラーから第四カラーのいずれか1つに属するものとし、104位置情報はこの情報を保持する。

【0043】

外部メモリには103のような形式で保存する。13個のサンプリング・ポイントの情報 10
情報をそのまま保存するのに比べて大幅にメモリサイズを節約できる。

【0044】

再びこの画素に新たなポリゴンを描画する際には、メモリに103の形式で保存されていた情報を読み出し、13個のサンプリング・ポイントに対する以前の値を復活させる。ただし、カラーと奥行き値は4つの値だけに単純化されているので完全に元には戻らないが、たいていの場合アンチエリヤス処理を行うには問題ない程度の誤差である。

【0045】

(実施の形態2)

本発明の請求項1に関する別の実施の形態を例に挙げて説明する。13個のサンプリング・ポイントの処理結果を4つのカラーに分類する作業はかなり負荷の重い作業である。
そこで、あまり性能に影響が出ない範囲で処理を簡略化することを考える。 20

【0046】

ポリゴンを描画する際に13個のサンプリング・ポイントのそれにそのポリゴンが存在するかどうかを調べ、仮の位置情報を作成する。図8にその様子を示す。801の1つの画素に802サンプリング・ポイントがあり、斜線のパターンで示した部分が今回描画しようとしているポリゴン内部とする。この場合、幾つかのサンプリング・ポイントはポリゴン内部であり、残りはポリゴン外部である。

【0047】

803仮の位置情報に、ポリゴン内部は4、外部は1で区別をしている。ポリゴン内部にあるサンプリング・ポイントについて色情報と奥行き値をそれぞれ計算し、それらの平均値を計算し804今回のポリゴンの書き込みカラーとする。 30

【0048】

805部メモリ上に保存された既存の値と比較し、奥行き値で分類してどの部分に挿入すれば良いのかを判断する。第一カラーから第四カラーは奥行き値で近いものから順にソートされているから、これらと順番に比較し、第一カラーより手前にあれば今回のものを第一カラーとし、元の第一カラーを第二カラーにし、元の第二カラーを第三カラーにするというように、ひとつずつ後ろにずらす。第一カラーの位置情報は作成しておいた仮の位置情報と内容が等しくなる。元の第一カラーが存在していたサンプリング・ポイントのうち、新しい第一カラーが存在するとされているものは存在を取り消す。これはより手前に新しいポリゴンが置かれたことで、後ろにあるポリゴンが見えなくなって消されたことを意味する。新しい第一カラーが半透明だったり、元のカラーとの混ぜ合わせが指示されている描画モードの場合はそれらの処理を行い、第一カラーに反映する。この作業によって全てのサンプリング・ポイントで存在しなくなる場合がある。そのような場合はそのカラーの値を削除し、以降を順送りにするのを取りやめる。 40

【0049】

元の第四カラーはそれ以上後ろのカラーが存在しないため、順送りにするわけにはいかない。存在が消えてしまう場合は良いが、そうでない場合は単純に情報を捨て、もとの第四カラーに属していたサンプリング・ポイントは新しい第四カラーに属するものとする。このとき色情報および奥行き値は新しい第四カラーのものを用いる。色情報に関しては新しい第四カラーと元の第四カラーでサンプリング・ポイントの数の違いで重み付け平均を 50

取って第四カラーの色情報を更新しても良い。

【0050】

(実施の形態3)

本発明の請求項2に関する実施の形態では、(実施の形態2)で説明したのと同じ処理を行うが、オーバーサンプリングの各位置で奥行き値の計算を行うのを省略する。これは、書き込む内容がポリゴンの場合、多くの位置で奥行き値を真面目に計算しても、平均値を計算すると、ほぼ、画素中心での奥行き値に近い値になるため、最初から例えば画素中心での奥行き値を計算するだけで済ますことに変更した方法である。

【0051】

(実施の形態4)

10

本発明の請求項3に関する実施の形態では、(実施の形態3)と同じ処理を行うが、オーバーサンプリングでは色情報の計算も行わず、存在するかどうかだけを判定する。色情報も例えば画素中心の値を計算するだけで済ませてしまう。テクスチャ・マッピングされている場合、これによって(実施の形態1~3)に比べて画質が多少落ちるかもしれないが、回路構成はかなりシンプルに出来るというメリットがある。

【0052】

(実施の形態5)

本発明の請求項4に関する実施の形態では、(実施の形態2~4)と同じ処理を行うが、色情報と奥行き値を追加する際に、既存の色情報、奥行き値の中で似ているものが無いか探し、似ているものがあればそれと統合することでむやみにカラー値が増えるのを防ぐ。

20

【0053】

辺を共有して連続するポリゴンの共有辺がちょうど上を通る画素などでは、一つ目のポリゴンを描画することによって保存されたカラーと、ふたつ目のポリゴンを描画することによって保存されるカラーの値はかなり近いことが多いと考えられる。このようなものをまとめて1つのものとして扱うことでカラーを保存する領域を有効利用する。

【0054】

(実施の形態6)

本発明の請求項5に関する実施の形態では、(実施の形態5)と同じ処理を行うが、色情報、奥行き値の最大数を超えた場合は、その画素についてはアンチエリアス処理をあきらめ、通常の描画を行う。何らかの手段でその画素がアンチエリアス処理を中断していることが分かるようにしておき、その画素は第一カラーだけを使ってアンチエリアス処理を行わない場合の通常の処理を行う。

30

【0055】

第一カラーと第二カラーだけを用いている場合は、位置情報は各1ビットで、値が1の時に第一カラー、値が0の時に第二カラーというような表示を行うことができる。近いほうのカラーを第一カラーにする関係で、普通は位置情報の全ビットが0になることはない。よってアンチエリアス処理を行っていない印として使用できる。

【0056】

(実施の形態7)

40

本発明の請求項6に関する実施の形態では、この画素全体を覆う、つまり全てのサンプリング・ポイントで存在するものが上書きされた場合はこの画素のアンチエリアス処理を復活させることができる。そうで無い場合はアンチエリアス処理を行わない今まで通常通りの描画を行う。

【0057】

アンチエリアス処理を断念したような画素の周りはおそらくさまざまなカラーや奥行き値が入り乱れており、ちょうどさまざまな色が集まるようになっている。そのため、その画素だけアンチエリアスを行わなくともさほど目立たないで済む場合が多い。

【0058】

しかしどうしてもこの画素が目立つ場合は、アンチエリアスを行っていない画素だけで

50

も周りの画素のカラーの平均値にするなど、フィルタ処理を行えば目立たなくなる。

【0059】

(実施の形態8)

本発明の請求項7に関する実施の形態では、1画素あたり4箇所のオーバーサンプリングの結果を2つの色情報・奥行き値に記録する。この形式がシンプルであり、使い勝手が良いと考えられる。

【0060】

図7はこの場合の画素内のサンプリング・ポイントと、データ形式を示している。

【0061】

(実施の形態9)

本発明の請求項8～14に関する実施の形態では、描画装置を集積回路で実現する。

【産業上の利用可能性】

【0062】

本発明にかかる擬似アンチエリアス描画装置は、三次元コンピューターグラフィクスの処理として有効である。したがってこの機能を含む家電機器、ゲーム機、パソコンなどの分野で利用される可能性が有る。

【図面の簡単な説明】

【0063】

【図1】本発明の実施の形態1における擬似アンチエリアス描画装置の画素のオーバーサンプリングと1画素あたりの情報を示す概念図

【図2】サンプリング・ポイントを縦N、横Mにそろえた場合の概念図

【図3】サンプリング・ポイントを縦N、横Mにそろえた場合の中から幾つかを選んでいる場合の概念図

【図4】ハードウェア内部で4倍のオーバーサンプリングを行い、外部メモリには通常と同じ1色分の情報のみ保存する方法の概念図

【図5】図4で示す方法では色にじみを起こしてしまう理由の説明図

【図6】サンプリング・ポイントが4個で、第一カラーと第二カラーを保存する形態の説明図

【図7】サンプリング・ポイントが4個で、第一カラーと第二カラーを保存する形態で、位置情報をステンシルの位置に埋め込んだ状態を示す概念図

【図8】実施の形態2の説明図

【符号の説明】

【0064】

101 1つの画素

102 サンプリング・ポイント（この図では例として13個のサンプリング・ポイントを示す）

103 スクリーンの1画素単位の情報

104 位置情報

105 第一のカラーに関する情報（カラー、ステンシル、奥行き値）

106 第二のカラーに関する情報（カラー、ステンシル、奥行き値）

107 第三のカラーに関する情報（カラー、ステンシル、奥行き値）

108 第四のカラーに関する情報（カラー、ステンシル、奥行き値）

201 1つの画素

202 サンプリング・ポイント（この図では例として4×5個のサンプリング・ポイントを示す）

301 1つの画素

302 サンプリング・ポイント

401 ハードウェア内部

402 第一のカラーに関する情報（色情報、ステンシル、奥行き値）。「色情報」は図中ではR、G、B、Aで示す。「ステンシル」はCG処理で補助的に使用されるワード

10

20

30

40

50

クエリア。図中では S で示す。「奥行き値」は図中では Z で示す。それぞれ必要に応じて添字を付けて区別する。以下同様

4 0 3	第二のカラーに関する情報（色情報、ステンシル、奥行き値）	
4 0 4	第三のカラーに関する情報（色情報、ステンシル、奥行き値）	
4 0 5	第四のカラーに関する情報（色情報、ステンシル、奥行き値）	
4 0 6	外部メモリ	
4 0 7	メモリ上のカラーに関する情報（色情報、ステンシル、奥行き値）	
5 0 1	背景色で塗り潰された注目画素	
5 0 2	5 0 1 を図 4 で概念を示す仕組みで処理した結果	10
5 0 3	半分 5 0 4 のポリゴンで塗り潰された画素	
5 0 4	背景色と異なる色のポリゴン	
5 0 5	5 0 4 を図 4 で概念を示す仕組みで処理した結果	
5 0 6	残り半分も 5 0 7 のポリゴンで塗り潰された画素	
5 0 7	5 0 4 と辺を共有し同じ色のポリゴン	
5 0 8	5 0 6 を図 4 で概念を示す仕組みで処理した結果	
6 0 1	1 つの画素	
6 0 2	サンプリング・ポイント（この図では 4 個のサンプリング・ポイントを示す）	
6 0 3	スクリーンの 1 画素単位の情報	
6 0 4	位置情報	20
6 0 5	第一のカラーに関する情報（色情報、ステンシル、奥行き値）	
6 0 6	第二のカラーに関する情報（色情報、ステンシル、奥行き値）	
7 0 1	1 つの画素	
7 0 2	サンプリング・ポイント（この図では 4 個のサンプリング・ポイントを示す）	
7 0 3	スクリーンの 1 画素単位の情報	
7 0 4	位置情報	
7 0 5	第一のカラーに関する情報（色情報、ステンシル、奥行き値）	
7 0 6	第二のカラーに関する情報（色情報、ステンシル、奥行き値）	
8 0 1	1 つの画素	30
8 0 2	サンプリング・ポイント（この図では例として 13 個のサンプリング・ポイントを示す）	
8 0 3	仮の位置情報（ポリゴンが存在する部分を 4、存在しない部分を 0 で示す。）	
8 0 4	ポリゴンが存在する部分のカラーに関する情報の平均値	
8 0 5	スクリーンの 1 画素単位の情報	
8 0 6	位置情報	
8 0 7	第一のカラーに関する情報（色情報、ステンシル、奥行き値）	
8 0 8	第二のカラーに関する情報（色情報、ステンシル、奥行き値）	
8 0 9	第三のカラーに関する情報（色情報、ステンシル、奥行き値）	
8 1 0	第四のカラーに関する情報（色情報、ステンシル、奥行き値）	40

